## BEST AVAILABLE COPY

(54) DEVELOPING APPARATUS

(43) 29.2.1988 (19) IP (11) 63-47929 (A)

(21) Appl. No. 61-195566 (22) 18.8.1986

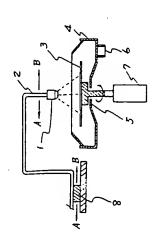
(71) NEC KYUSHU LTD (72) SEUICHI HAYASHIDA

(51) Int. Cl. H01L2; ::0.G0317/00

PURPOSE: To enable the uniform treatment of a semiconductor substrate and the reduction of the quantity of chemicals employed, by a construction wherein a dropping nozzle has a plurality of dropping ports and drops chemicals wiele

it moves.

CONSTITUTION: In a developing apparatus wherein chemicals are atomized or dropped onto a semiconductor substrate 3 coated with a photoresist and printed in a prescribed pattern, a dropping nozzle 1 is designed to have a plurality of dropping ports and to drup chemicals while it moves. For instance, the semiconducto: substrate 3 is supported on a base body 5, the tip of the nozzle 1 is positioned in the central part, the semiconductor substrate 3 is rotated by a spin motor 7, and simultaneously a developer is made to start to drop from a plurality of dropping ports of the nozzle 1. Furthermore a moving stage 8 is reciprocated at a certain speed in the directions of A and B so that the tip of the nozzle 1 is directed toward the peripheral part of the semiconductor substrate 3. By this construction, the developer is distributed uniformly on the whole surface of the semiconductor substrate. Therefore the nonuniformity in treat: "It can be eliminated, and moreover the quantity of the developer used is reduced since surplus dropping becomes unnecessary.



# BEST AVAILABLE COPY

⑩日本国特許庁(JP)

10 特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭63-47929

@Int\_Cl\_4

識別記号

庁内整理番号 L-7376-5F

母公開 昭和63年(1988)2月29日

H 01 L G 03 F 21/30  $\begin{smallmatrix}3&6&1\\1&0&2\end{smallmatrix}$ 

7124-2H

能本県熊本市八幡町100番地

審査請求 未請求 発明の数 1 (全2頁)

#### 公発明の名称 現像装置

创特 顧 昭61-193566 会出 願 昭61(1986)8月18日

73発 明 考 ⊞

能本県熊本市八幡町100番地 九州日本電気株式会社内 秀

九州日本電気株式会社 人 の出 頣

②代 理 人 弁理士 内 原

### し 発明の名称 現像装置

#### 2. 特許請求の範囲

フォトレジストを塗布し所定のパターンを焼付 け処理された半導体基板に薬液を噴移又は簡下し て現像処理する現像装置に於いて、商下ノズルが 複数の簡下口を有し移動しながら薬液を簡下する ことを特徴とする現像装置。

#### 3. 発明の詳細な説明

#### [ 産業上の利用分野]

本発明は、半導体製造装置、特にフェトレジス トの現像装置に関するものである。

#### 「従来の技術」

征来、半導体製造におけるフォトレジストの現 像装置は、単数の簡下口より実液が簡下されノズ ルは、固定された構造となっていた。

#### [発明が解決しようとする問題点]

上述した従来の構造の現像装置を用いると、半 導体基板の一定の部分より薬液が満下される為、 均一な広がりが得られず、多くの素液を使用して いた。さらに、楽液の満下点と広がりによって英 放がもられた面の処理の不均一さが出るという欠 点がある。

### (問題点を解決するための手段)

との発明の目的は半導体基板の処理を均一に行 ない、かつ使用薬品の量と低減することにある。

この発明の特徴は、半導体基板面に均一に薬液 と簡下するノメルを有していることである。

### 〔実施例〕

次に、本発明について図面を参照して説明する。 第1図は、この発明の一変施例を証明する為の、 現像装置の断面図である。との実施例の現像装置 は、半導体基板3を真空改造しスピンモータ1を 介して回転進動させる基体5と、所定の現像液を 配管 2 を通して複数個の滴下口を有するノズル 1 の先端より半導体蓄板3へ満下する配質系と、ノ

# DEST AVAILABLE COPY

特開昭63-47929(2)

ズル1を支持しノズル1の先端と半導体基板の中心部上から周辺部上へ一定の速度で平行移動させる為の移動ステージ8とを有している。即ち半導体基板3を基体に支持し、ノズル1先端を中心部に位置させると同時に配管2を通して現像液をノズル1の複数個の順下ロより順下開始、さらに、移動ステージ8をノズル先端が半導体基板の周辺部に向かりよう一定速度でA、B方向へ往復運動をさせる。この方法により半導体基板表面には現像液の衝下される部分が多くなる為、全面に統一された時間で平均した現像液の分布となる。

### 〔発明の効果〕

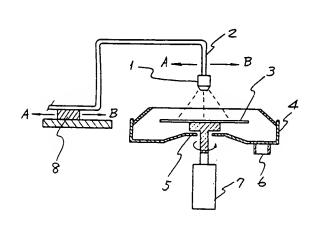
以上説明したように本発明の現像役を使用する ことにより、浦下時に半導体基板全面に現像板と 均一分布させることが出来、単数橋下口のノメル に比べ、半導体基板面内での処理の不均一さをな くすことが出来る。さらに、現像板の分布スピー ドが一定である為、過剰の商下とする必要がなく 現像液の使用液量低下にもなる。 上述の実施例においてノメルの簡下口の形状、 個数は自由に選択出来る。

#### 4. 図面の簡単な説明

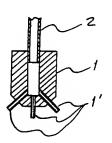
第1図は、本発明の一実施例と説明する為の新面図である。第2図、第3図はノメルの形状例を示す断面図である。

尚図に於いて、

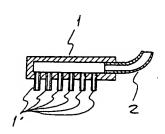
代进人 并理士 内 原 晋



第1四



第2 図



第3图